

2 并网逆变器及其控制





2 并网逆变器及其控制





1. 基本分类:

2.1 并网逆变器概述

并网逆变器 - 「电流源型 电压源型 - 「电网相数 - 「单相 直相 输出电平数 - 「两电平 三电平

- •并网逆变器交流输出接入电网,是一种有源逆变器
- 并网逆变器一般采用全控型开关器件及PWM控制
- 并网逆变器又称为PWM整流器



2. 三相电压源型并网逆变器主电路:





3. 三相电压源型并网逆变器交流侧典型运行状态时的矢量关系









若按发电机惯例(将电网等效为逆变器的负载,电流从逆变器流向电网,此时电流方向与上图所示参考方向同向):当控制并网逆变器的输出电流并使其滞后电网电压相位90°时,此时电网呈现出纯电感特性。
 若按电动机惯例(将逆变器等效为电网的负载,电流从电网流向逆变器,此时电流方向与上图所示参考方向反向):则并网逆变器此时为纯电容运行状态。



b) 单位功率因数发电运行



- 若按发电机惯例:当控制并网逆变器的输出电流并使其与电网电压同相 位时,此时电网呈现出纯电阻特性(吸收功率)。
 若按电动机惯例:并网逆变器此时呈现出负阻特性(吸收负功率—发电)
 -),表明此时并网逆变器为<mark>单位功率因数发电运行状态</mark>。







- 若按发电机惯例:控制并网逆变器的输出电流并使其超前电网电压相位 90°时,此时电网呈现出纯电容特性。
- 若按电动机惯例(将逆变器等效为电网的负载,且电流从电网流向逆变器,此时电流方向与上图所示参考方向反向),则并网逆变器此时为 纯电感运行状态。



d) 单位功率因数整流运行



若按发电机惯例:控制并网逆变器的输出电流并使其与电网电压同相位相差180°,此时电网呈现出负阻特性(吸收负功率—发电)。
 若按电动机惯例:并网逆变器此时呈现纯电阻特性(吸收功率),表明此时并网逆变器为单位功率因数整流运行状态。



4. 并网逆变器并网控制的基本原理:



上述的并网控制方法即为: **间接电流控制(Indriect Current Control, ICC)**



缺点:

- 对系统参数变化敏感
- •由于基于系统稳态模型控制,动态响应速度慢
- •无电流反馈控制,输出电流波形品质难以保证







2.1 并网逆变器概述

• VO-DCC的矢量关系及等幅值坐标变换:















并网逆变器控制中的锁相环技术



1. 参考坐标系的分类:



大都采用基于同步旋转坐标系的控制设计











2.2 同步坐标系下并网逆变器的数学模型

2. 同步坐标系下并网逆变器的数学模型

$$\begin{cases} u_{d} = L \frac{di_{d}}{dt} - \omega_{0} Li_{q} + e_{d} \\ u_{q} = L \frac{di_{q}}{dt} + \omega_{0} Li_{d} + e_{q} \end{cases}$$
(2)

并网逆变器的电流控制任务:

✓ 对动态<u>电流的跟踪</u>
 ✓ 对dq轴电感压降和电网电压<u>扰动的抑制</u>
 ✓ dq轴存在相互<u>耦合的解耦</u>

电流控制器**采用PI调节器**设计,则(2-7)中的**电流微分项(动态电流)**可 由PI调节器运算获得,其他耦合与扰动项则**采用前馈补偿运算**,可得基于 *u_d、u_q*的并网逆变器**电流控制方程**:

$$\begin{cases} u_{d} = \left(K_{iP} + \frac{K_{iI}}{s}\right) \left(i_{d}^{*} - i_{d}\right) - \omega_{0}Li_{q} + e_{d} \\ u_{q} = \left(K_{iP} + \frac{K_{iI}}{s}\right) \left(i_{q}^{*} - i_{q}\right) + \omega_{0}Li_{d} + e_{q} \end{cases}$$
(2-8)
Pl调节器 解耦与前馈



3. 基于前馈解耦的并网逆变器电流环控制结构



2020/4/12







2.3 基于**电网电压定向**的直接电流控制策略



并网逆变器控制中的锁相环技术



1. 满足的矢量关系:









2. 基于电压矢量定向 (VO-DCC) 的并网逆变器双环控制结构:



图2-5 基于电压矢量定向(VO-DCC)的并网逆变器双环控制结构(发电机惯例)

2020/4/12





控制与调制延时: $G_d(s) = e^{-T_d s} \approx \frac{1}{1 + T_d s}$

综上, 电流内环的开环传递函数: $T_o(s) = G_{pi}(s)G_d(s)G_p(s)$

Ta表示延

时时间

















2.4.1 概述

- 对于并网逆变器, 使用 L 滤波器存在以下**问题**:
 - ✓ 为抑制并网电流谐波,满足并网谐波指标要求,则需要较大的滤 波电感设计,增加了滤波器的体积、损耗和成本;
 - ✓ 较大的滤波电感设计,增加了控制系统惯性,<u>降低了电流内环的</u>
 <u>响应速度</u>;
 - ✓ 滤波电感的增大将导致电感压降的增加,而为了确保并网控制的 实现,需适当提高逆变器的直流侧电压,给电路控制和设计带来了 一定的困难
- 相比于 L 滤波器, LCL 滤波器的<mark>优点</mark>:

一般具有**三阶的低通滤波特性**,因而对于同样的开关频率的谐波电流指标,可以采用相对**较小的滤波电感设计**,因而可以**有效降低滤波器损耗**、体积和成本。



2.4.1 概述



图2-8 基于LCL滤波 的光伏并网系统

● L滤波器与LCL滤波器的对比(典型单相滤波)

输入电压对输出
电流的传递特性
LCL:
$$\frac{I_{g}(s)}{U_{i}(s)} = \frac{1}{sL}$$
 (2-
LCL: $\frac{I_{g}(s)}{U_{i}(s)} = \frac{1}{L_{g}CLs^{3} + (L_{g} + L)s}$ (2-

● 可见,由于<mark>电容支路</mark>的增加,使得并网逆变器的电 流控制系统<mark>由一阶系统变为三阶系统</mark>





13)

14)





2.4.1 概述

根据式(2-14)可画出LCL滤波器的Bode图:



其谐振特性是由于**较低的系统阻尼**导致的,因此需研究基于LCL滤波器的 并网逆变器阻尼控制方案。并网逆变器阻尼控制方案主要包括**无源阻尼**和 **有源阻尼**两类控制方案,以下分别进行讨论。



2.4.2 无源阻尼法

- 原理:在滤波器的回路中串入电阻来增加系统的阻尼,抑制LCL滤波器的 谐振特性,提高系统稳定性。
- 分类:根据电阻与元器件连接方法的不同,可以分为下图所示的几种方案:

网侧电感串联电阻、 网侧电感并联电阻、 电容支路串联电阻以 及电容支路并联电阻



图2-11 无源阻尼安放位置

下面分别进行阻尼性能的分析讨论:



2.4.2 无源阻尼法

1. 网侧电感串联电阻时的无源阻尼特性分析

条件:
$$R_2 = \infty$$
、
 $R_4 = \infty$ 、
 $R_3 = 0$ 、
 $R_1 \neq 0$ 传递函数: $\frac{I_g(s)}{U(s)} = \frac{1}{L_gCLs^3 + CLR_1s^2 + (L_g + L)s + R_1}$ (2-16)由式(2-16)可作出Bode图:
 M_{M} 图尼电阻的加入使系统阻尼增加,其高
频衰减特性基本保持不变,而低频增
益随阻尼电阻值的增加而有所下降,
从而影响了系统稳态控制性能。 q_{00} q_{00} q_{00} 当阻尼电阻较大时 (网侧电抗的10倍以
上)才能明显抑制谐振峰,这显然将
导致损耗增加。 q_{00} q_{00} q_{00} 综上,无论是从控制性能还是系统功率
损耗的角度分析,网侧电感串联电阻
的无源阻尼方案并不适用于工程应用 q_{00} q_{00} q_{00} 警告: q_{00} q_{00} q_{00} q_{00} 第四方案的合成
分析 q_{00} q_{00} q_{00} 第四方法的角度分析, 网侧电感串联电阻
的无源阻尼方案并不适用于工程应用 q_{00} q_{00}



2.4.2 无源阻尼法

2. 网侧电感并联电阻时的无源阻尼特性分析

专递函数:
$$\frac{I_g(s)}{II(s)}$$
=

冬仕・

$$R_{2} \neq \infty, R_{4} = \infty, R_{3} = 0, R_{1} = 0$$

$$\frac{I_{g}(s)}{U(s)} = \frac{L_{g}s + R_{2}}{L_{g}CLR_{2}s^{3} + LL_{g}s^{2} + (L_{g} + L)R_{2}s}$$

(2-17) 由式(2-17)可作出Bode图:

- 并入阻尼电阻使谐振峰得以衰减,且阻
 尼电阻越小,其谐振峰越小。
- 阻尼电阻的加入使系统阻尼有所增加, 却改变了其高频衰减特性,即随着阻 尼电阻的减小,高频段的幅值衰减速 率变慢,从而导致高频衰减滤波性能 的下降。
- 由于这种网侧电感并联电阻的无源阻尼
 法方案无法兼顾其阻尼和滤波特性,
 因此也不适用于工程应用





2.4.2 无源阻尼法 3. 电容支路串联电阻时的无源阻尼特性分析

传递函数

条件:
$$R_2 = \infty$$
、 $R_4 = \infty$ 、 $R_3 \neq 0$ 、 $R_1 = 0$
函数: $\frac{I_g(s)}{U(s)} = \frac{CR_3s + 1}{L_gCLs^3 + C(L_g + L)R_3s^2 + (L_g + L)s}$ (2-18) 由式(2-18)可作出Bode图:

- 当串入阻尼电阻且阻尼电阻与电容 容抗相比较小时, **阻尼电阻越大**, 其谐振峰越小。
- 串入阻尼电阻并不影响系统的低频 特性, 高频段的衰减速率会受到-定影响,但是,当阻尼电阻与电容 容抗相比较小时,不会显著影响其 滤波性能,且阻尼电阻的功率损耗 也相应较小。
- 显然, 这种电容支路串联电阻的无 源阻尼方案较为适用于工程应用。





2.4.2 无源阻尼法 4. 电容支路并联电阻时的无源阻尼特性分析

条件: $R_2 = \infty$ 、 $R_4 \neq \infty$ 、 $R_3 = 0$ 、 $R_1 = 0$

传递函数: $\frac{I_{g}(s)}{U(s)} = \frac{R_{4}}{L_{g}CLR_{4}s^{3} + LL_{g}s^{2} + (L_{g} + L)R_{4}s}$ (2-19) 由式(2-19)可作出Bode图: 电容支路并联电阻 30 • 并入阻尼电阻, 其谐振峰得以衰减, 无阳尼 20 R=0.75ZC Magnitude (dB) 且阻尼电阻越小, 其谐振峰越小。 10 R=0 57C • 其特点就是在不改变低频和高频段频 Ω R=0.25ZC -10 率特性的同时, 能抑制中频段的谐振 삹纯电感 -20 峰;但由图可知,阻尼电阻的电阻值 -30 -90 为电容容抗的25%时还不能完全将谐 -180 振峰值衰减掉,由于阻尼电阻并联在 Phase (deg) 电容两端,使得随着阻尼电阻的减小 -270 其功率损耗随之增加。 -360 ● 因此, 这种电容并联电阻的无源阻尼 -450 10² Frequency (Hz) 10 方案**并不适用于工程应用。** 图2-15



2.4.2 无源阻尼法

综上所述,从控制特性、滤波特性、阻尼特性以及 功率损耗的角度综合分析,由于电容支路串联电阻 的方案综合性能要优于其它三种,因此,工程上一 般都采用此种无源阻尼方案来增加并网逆变器的系 统阻尼。



2.4.3 有源阻尼法



有源阻尼法:采用<mark>控制算法</mark>来增加系统阻尼,没有附加阻尼电阻,从而避 免了增加电阻提高阻尼而导致的额外损耗,<mark>提高了系统效率</mark>。

缺点:一般需要**增加电压或电流传感器**,且**控制系统结构相对复杂**,一 定程度上影响了该在并网逆变器控制中的工程应用。


2.4.3 有源阻尼法



当基于LCL滤波的并 网逆变器系统由于缺 少阻尼而使其Bode图 的幅频特性出现正谐 振峰时,可以**通过控** 制算法产生一个负谐 振峰并与之迭加,从 而抵消或削弱系统 Bode图的正谐振峰特 以此增加系统阻 件, 提高系统控制稳 尼。 定性。

有源阻尼法主要分为<mark>虚拟电阻法和陷波器校正法</mark>,分别讨论如下:

2020/4/12



2.4.3 有源阻尼法 1. 虚拟电阻法

原理:从无源阻尼控制出发,将相应的无源阻尼控制结构图进行**等效变** 换,并以控制算法替代并实现无源阻尼的控制特性。

以工程上常用的电容支路串联电阻的无源阻尼控制结构为例:



 $G_c(s)$ 为电流环控制器的传递函数

根据自控原理中系 统结构等效变换规 则,可将图变换为 相应的等效结构:

图2-17 电容支路串联电阻的LCL并网逆变器电流环控制结构





图2-19 基于虚拟电阻的有源阻尼电流环控制结构







思想: 检测LCL滤波 器电容支路的电流i,, 并与sCR_d相乘后叠加 到电压外环的输出电 流指令上,并经电流 环控制器以实现有并 网逆变器的源阻尼控 制。

图2-20 基于虚拟电阻法的LCL并网逆变器有源阻尼控制结构图



2.4.3 **有源阻尼法** 频率特性分析:

• 首先, 简化虚拟电阻法电流环控制结构:



图2-21 虚拟电阻法电流环控制结构的简化

其中:
$$G(s) = \frac{I(s)}{U(s)} = \frac{s^2 + \frac{1}{L_g C_f}}{L_s(s^2 + \frac{L_g + L}{L_g C_f L})} = \frac{1}{L_s} \frac{(s^2 + z_{LC}^2)}{(s^2 + \omega_{res}^2)}$$
 (2-20)
 $G_{ic}(s) = \frac{L_g Cs}{L_g L Cs^2 + (L + L_g)}$ (2-21)



2.4.3 有源阻尼法

● 画出不同阻尼方案时控制系统的开环Bode图



无阻尼方案在谐振频率处产生一 个谐振峰;采用无源阻尼方案时, 原谐振频率处的谐振峰得到极大 的衰减且远小于0dB;而采用基 于虚拟电阻的有源阻尼方案时, 系统谐振峰也得到较大的衰减 从图中所示的特性对比可以看出, 由于控制器结构及控制带宽的局 限性, 这种基于虚拟电阻法的有 源阻尼方案从控制特性上并不能 完全等效于相应的无源阻尼方案



2.4.3 有源阻尼法

2. 陷波器矫正法

原理: 陷波器具有<mark>负谐振峰特性</mark>,引入系统中可抵消LCL滤波器产生的 正谐振峰,实现有源阻尼控制。

如何引入

将电流环前向通道打开,同时引入适当的变量反馈,并将变量反馈构成 的闭环环节整定为陷波器环节,如下图所示:



图2-23 陷波器结构有源阻尼算法结构简图可供选择的5个反馈变量:

网侧电感电压、**滤波电容电压、滤波电容电流**、桥臂侧电感电压、桥臂侧电感电流 $u_2(s)$ $u_e(s)$ $i_e(s)$ $u_1(s)$ $i_1(s)$



2.4.3 有源阻尼法

E(*s*)为*u_{in}*(*s*)到所选反馈变量的传递环节,即采用矩阵描述为:

 $\begin{bmatrix} u_2(s) & u_c(s) & i_c(s) & u_1(s) & i_1(s) \end{bmatrix}^T = E(s)u_{in}(s)$ (2-22)

不同反馈变量选择所对应的各环节传递函数为:

$$\begin{bmatrix} E(s) \\ K(s) \end{bmatrix} = \begin{bmatrix} -\frac{1}{LC_f} \frac{1}{s^2 + \omega_{res}^2} & \frac{1}{LC_f} \frac{1}{s^2 + \omega_{res}^2} & \frac{s}{L} \frac{1}{s^2 + \omega_{res}^2} & -\frac{L_g C_f s^2 + 1}{L_g C_f} \frac{1}{s^2 + \omega_{res}^2} & -\frac{L_g C_f s^2 + 1}{L_g C_f s} \frac{1}{s^2 + \omega_{res}^2} & -\frac{L_g C_f s^2 + 1}{L_g C_f s} \frac{1}{s^2 + \omega_{res}^2} \end{bmatrix} (2-23)$$

$$-Ks \qquad Ks \qquad K \qquad K \frac{L_g C_f s}{L_g C_f s^2 + 1} \qquad K \frac{L_g C_f s}{L_g C_f s^2 + 1} \end{bmatrix} (2-23)$$

K (s) 是不同反馈变量所对应的陷波器的配置函数

为了消除G(s)位于谐振点 *O_{res}*处的正谐振峰,可以将D(s)构造成陷波器结构,使其在 谐振点处产生一个负的谐振峰,如下:

Q为陷波器
的品质因数
$$D(s) = \frac{1}{1 + K_{PWM}K(s)E(s)} = \frac{s^2 + \omega_{res}^2}{s^2 + Qs + \omega_{res}^2}$$
 (2-24)



2.4.3 有源阻尼法

由公式 (2-24) 陷波器D(s)的波特图:



- 显然, 在频率 *ω_{res}* 处, 其増 益为0, 而对于偏离该点的 信号, 由于 *s²* + *ω²_{res}* 远大于 *Q_s*, 其増益为1。
- 图中陷波器环节D(s)的构造 依赖于反馈变量的选择,对 于不同的反馈变量,所需要 的配置函数K(s)也就不同



2.4.3 有源阻尼法

从式 (2-22)、式 (2-23) 中可以看出:

- 当选用 u_2 或 u_c 作为反馈变量时,需要将K(s)配置成微分环节
- 当选用u₁或i₁作为反馈变量时,需要配置的K(s)较为复杂,且配置参数
 和系统参数有关
- 当选用*i*_C作为反馈变量时,只需要将*K*(*s*)配置成一个**比例环节**,且不受 系统参数影响

以下分别研究以 *u_c和 i_c为反馈变量时的陷波器校正有源阻 尼法的实现:*



2.4.3 有源阻尼法

1) 以 u_c 为反馈变量时的陷波器校正有源阻尼法的实现



在本系统设计中,将超前-滞后环节串联在电容电压反馈检测通道中,然 后将输出值叠加到电流调节器输出,从而实现以*u_c*为反馈变量的基于陷 波器校正法的有源阻尼控制,其控制结构如下图:







图2-25 以u。为反馈变量的基于陷波器校正法的有源阻尼控制







2.4.3 有源阻尼法



 $D(s) = \frac{1}{1 - L(s)E(s)}$ (2-28)

50

因而

2020/4/12



2.4.3 有源阻尼法

2) 以*i*_c为反馈变量时的陷波器校正有源阻尼法的实现 需将K(s)配置成比例环节



图2-29 以i。为反馈变量的基于陷波器校正法的有源阻尼控制



2.4.3 有源阻尼法

由此可得出其控制框图:



图2-30 以ic为反馈变量的基于陷波器校正法的有源阻尼控制框图

其中: K为比例配置系数,
$$E(s) = \frac{i_c(s)}{U(s)} = \frac{s}{L} \frac{1}{s^2 + \omega_{res}^2}$$

由此可得出系统有、无有源阻尼控制时的开环bode图如下图所示:



2.4.3 有源阻尼法



 由图可以看出,基于 陷波器校正的有源阻 尼可以有效地抑制系 统的谐振,增加系统 阻尼

图2-31 有、无有源阻尼控制时的电流内环开环Bode图

2020/4/12



2.4.4 LCL滤波器参数的设计

从并网逆变器的控制要求分析,并网逆变器LCL滤波器参数的 选取主要可从以下三个方面进行考虑,即:

● 满足<mark>谐波电流指标</mark>的要求;

- 满足**电流跟踪响应**的要求;
- 满足有功功率、无功功率控制的要求

具体讨论如下:

- 参数设计的边界条件;
- 电感参数设计;



2.4.4 LCL滤波器参数的设计

1. LCL滤波器参数设计的边界条件(4个)

▶1.总电感电感量(桥臂电感L+网侧电感Lg)参数的上限设计

稳态时LCL滤波器可等效为电感为L+Lg的L滤波器, 稳态条件下交流侧 矢量关系如下图: ▲ 1) U_L幅值大小与电流、电感大小成正比



图2-32 稳态运行时并网逆变器交流侧矢量图

E—网侧电压矢量, *U_i*—交流侧电压矢量

I—电感电流矢量, *U_I*—电感电压矢量

- $I) U_{L} 個 個 八 小 与 电 加、 电 感 八 小 成 工 <math>U$ $2) U_{i}$ 的 幅 值 本 身 与 直 流 侧 电 压 成 正 比
- 3) U_i的幅值最大值取决于直流侧电压和PWM 调制电压利用率。

对于一*U_i幅值最大值确定的并网逆* 变器而言,如果满足额定电流控制,则必须限制其滤波电感取值(存在上限),以使并网逆变器运行于所示圆周相应位置时满足相应的矢量幅值要求。



2.4.4 LCL滤波器参数的设计 1. LCL滤波器参数设计的边界条件(4个)

▶1.总电感电感量(桥臂电感L+网侧电感Lg)参数的上限设计

对于要求四象限运行的并网逆变器而言,滤波电感 上限值设计时应考虑最严重的情况,即考虑并网逆 变器运行于**a点的情况**

采用SVPWM时,桥臂输出相电压基波峰值 为 $V_{dc}/\sqrt{3}$,总电感的上限值为:

$$L + L_g \leq \frac{V_{dc} / \sqrt{3} - E_P}{\omega I_{LP}} \qquad (2-29)$$

图2-32 稳态运行时并网逆变器交流侧矢量图 *E*—网侧电压矢量, *U_i*—交流侧电压矢量 *I*—电感电流矢量, *U_i*—电感电压矢量

đ

其中: *E_P*为网侧电压的峰值, *I_{LP}*为电感电流的峰值。

 $U_{\mathbf{i}}$



2.4.4 LCL滤波器参数的设计 1. LCL滤波器参数设计的边界条件(4个)

▶1.总电感电感量(桥臂电感L+网侧电感Lg)参数的上限设计





2.4.4 LCL滤波器参数的设计 1. LCL滤波器参数设计的边界条件(4个)

▶2.滤波电容C_f参数的上限设计

工程上通常要求电容产生的无功功率**不超过5%**的系统额定功率,即有 $3 \times u_c^2 \times \omega C_f \leq 5\% \times P_n$ (2-31)

其中: *u_c*为电容电压, *P_n*为并网逆变器的额定功率。

当网侧电感上的压降相对较小时,则电容电压 u_C 可近似为电网相电压 u_n ,则有:

$$C_f \le 5\% \times \frac{P_n}{3 \times 2\pi f \times u_n^2} \tag{2-32}$$

在并网逆变器中,其LCL滤波器中的滤波电<mark>容值越大</mark>,高频电流的<mark>滤波</mark> 能力就越强,而产生的无功也会相应增加,从而降低了逆变器的功率变 换能力



2.4.4 LCL滤波器参数的设计 1. LCL滤波器参数设计的边界条件(4个)

▶3.谐振频率fres的上下限设计

fres的设计 - 一方面需考虑滤波器应充分滤除开关频率次谐波 一方面应使控制系统具有足够的控制带宽和稳定裕度

 $(3 \sim 20) \times f_n \le f_{res} \le (0.5 \sim 0.1) \times f_{sw}$ (2-33)

通常可以按不同开关频率范围初步确定LCL滤波器谐振频率f_{res}的大致设计范围,即:

$$\begin{cases} 20 f_n \le f_{res} \le 0.2 f_{sw}, f_{sw} > 10 kHz \\ 10 f_n \le f_{res} \le 0.3 f_{sw}, 3 kHz < f_{sw} \le 10 kHz \\ 5 f_n \le f_{res} \le 0.3 f_{sw}, 1 kHz < f_{sw} \le 3 kHz \end{cases}$$

其中, f_n、f_{sw}分别是电网基频和并网逆变器的开关频率



2.4.4 LCL滤波器参数的设计 1. LCL滤波器参数设计的边界条件(4个)

 $>4.无源阻尼电阻R_d$ 的设计限制

在大功率并网逆变器的LCL滤波器设计中,由于开关频率相对较低,为了提高LCL并网逆变器的稳定性,通常在滤波电容中串入阻尼电阻。而 阻尼电阻*R_a*的设计需要**在系统阻尼和损耗之间折衷考虑**。

在LCL滤波器参数的工程设计中,阻尼电阻的取值一般不超过谐振角频 率 ω_{res} 处滤波电容 C_f 容抗的1/3,即:

$$R_d \le \frac{1}{3\omega_{res}C_f} \tag{2-34}$$



2.4.4 LCL滤波器参数的设计

2. LCL滤波器电感参数设计 (桥臂侧电感L和网侧电感Lg)

桥臂电流的**纹波过大**不仅会使 滤波元件的**损耗增大**,而且还 使功率开关管承受较高的**开关** 应力,同时还会影响到并网逆 变器的控制

$$L_g = \gamma L$$
 (2-35)
其中,γ为网侧电感、桥臂侧电感比例系数, γ≤0.5

考虑滤波电容 C_f 设计时,先按照式 (2-32)算出电容最大值,而电容初选值一般可选择为此最大值的一半,即:

$$C_f \le 2.5\% \times \frac{P_n}{3 \times 2\pi f \times u_n^2} \qquad (2-36)$$



2.4.4 LCL滤波器参数的设计

2. LCL滤波器电感参数设计 (桥臂侧电感L和网侧电感L_g) 对于LCL滤波器设计而言,其谐振频率的表达式为:

$$\omega_{res} = 2\pi f_{res} = \sqrt{\frac{L_g + L}{L_g L C_f}}$$
(2-37)

将式 (2-35) 代入式 (2-37) 得:

$$\omega_{res} = 2\pi f_{res} = \sqrt{\frac{L_g + L}{L_g L C_f}} = \sqrt{\frac{\gamma L + L}{\gamma L L C_f}} = \sqrt{\frac{(\gamma + 1)}{\gamma L C_f}}$$
(2-38)

由式 (2-33) 初步以 f_{res} 取值的上限频率代入式(2-38)得出桥臂侧电感初步 设计值:

$$L = \frac{\gamma + 1}{\gamma C_f (2\pi f_{res})^2} \tag{2-39}$$

考虑到工程设计中,LCL滤波器网侧电感值一般相对较小,因此初步设计时,式 (2-39) 中网侧电感、桥臂侧电感比例系数初步取 $\gamma = 0.2$









2.5.1 锁相环概述

在<mark>并网逆变器控制</mark>中,为实现 其并网运行时有功、无功功率 (电流)控制,需动态获取电 网电压相位信息,这样就要求 采用锁相环对电网电压相位进 行锁相,且在必要时还可提供有 关电网电压的频率和幅值信息。

在实际应用时,特别是大规模新能源 并网发电场合,常要求并网逆变器适 应非理想电网环境(三相不平衡、相 位突变、电压跌落或骤升、频率变化 、谐波污染)的运行,这对锁相环提 出了更高的控制性能要求。





2.5.2 锁相环的基本实现方法

基本实现方法: 过零鉴相法和乘法鉴相法

- 1. 过零<mark>鉴相法</mark>——开环锁相法
- **基本原理**:是通过实时检测电网电压的<mark>过零点和频率信息</mark>来跟踪电网电 压的相位,进而实现锁相



当电网电压经电压互感器检测处理后,由过零检测电路实时检测电压过 零点,并分别在电压正、负半周及正、负过零点发出正方波和正脉冲信 号,同时提供给微处理器作为电网电压的同步基准信号,使系统实时跟 踪电网电压频率的变化



2.5.2 锁相环的基本实现方法

实现该方法的准确锁 〔(1) 信号的周期和采样周期成整数倍关系 相须满足条件: (2) 采样点的时间间隔应当保持严格一致性

优点:

● 锁相方案的原理和实现都比较简单

缺点:

- 由于电网电压每个周期只有两个过零点,这就**限制了锁相环的锁** 相速度
- 电网电压本身的畸变以及检测电路中的各种干扰信号可能会使得过 零点难以准确地被检测,甚至在过零点处导致过零信号的振荡
- 当**三相电网不平衡**时,这种方法无法通过某一相过零点的信息来获取电网电压正序分量的相位信息

因此,这种过零鉴相法锁相方案只适合于电网电压平衡、频率较为稳定 且对锁相环响应速度要求不高的并网逆变系统中。



2.5.2 锁相环的基本实现方法 2. 乘法鉴相法——闭环锁相法

▶1.乘法鉴相锁相环的基本构成



乘法鉴相法实际上 是一种由乘法鉴相 器(PD)、环路滤波 器(LF)和压控振荡 器(VCO)组成的闭 环锁相环方案

图2-34 基于乘法鉴相法的锁相环结构图

实现原理: 输入信号为u_i(t),输出信号为u_o(t),将u_o(t)直接反馈到输入端,经环路的闭环反馈控制后,使**输出信号的角频率**等于 **输入信号的角频率**。此时输出、输入信号的**相位差达到一 固定的稳态相差**,即环路达到"锁定"状态,从而实现锁 相功能。



2.5.2 锁相环的基本实现方法

1) 乘法鉴相器

作用:将压控振荡器的输出信号 $u_o(t)$ 与输入信号 $u_i(t)$ 进行相位比较,从 而产生对应于两信号相位差的误差电压 $u_d(t)$



乘法器 ^{u_d(t)} 乘法鉴相器的输入信号为:

$$u_i(t) = U_i \sin[\omega_i t + \theta_i(t)] \qquad (2-41)$$

压控振荡器的输出信号为:

图2-35 采用乘法器 构成的鉴相器结构

$$u_0(t) = U_0 \cos[\omega_0 t + \theta_0(t)]$$
 (2-42)

动态情况下,两信号的<mark>频率不同</mark>,为简化运算,常以**ω₀为参考频率**,重新 定义输入信号的<mark>瞬时相位</mark>,即:

 $[\omega_i t + \theta_i(t)] = \omega_0 t + [(\omega_i - \omega_0)t + \theta_i(t)] = \omega_0 t + \theta_1(t) \qquad (2-43)$

其中, $\theta_1(t) = (\omega_i - \omega_0)t + \theta_i(t) = \Delta \omega_0 t + \theta_i(t) \Delta \omega_0 t$ 压控振荡器固有频差



2.5.2 锁相环的基本实现方法1) 乘法鉴相器

类似地,压控振荡器的输出信号可表示为: $\omega_0 t + \theta_0(t) = \omega_0 t + \theta_2(t)$ (2-44) 乘法器 $u_d(t)$ 其中, $\theta_2(t) = \theta_0(t)$ $u_i(t)$ 采用以上**新的相位定义**后,锁相环的输入、输出信 $u_0(t)$ 号可分别写成: $\begin{cases} u_i(t) = U_i \sin[\omega_0 t + \theta_1(t)] \\ u_0(t) = U_0 \cos[\omega_0 t + \theta_2(t)] \end{cases}$ 图2-35 采用乘法器 (2-45)构成的鉴相器结构 将锁相环的输入、输出信号<mark>经乘法</mark>鉴相器后的输出电压信号 $u_d(t)$ 为:

 $u_{d}(t) = K_{m}u_{i}(t)u_{0}(t) = \frac{1}{2}K_{m}U_{i}U_{0}\sin[2\omega_{0}t + \theta_{1}(t) + \theta_{2}(t)] + \frac{1}{2}K_{m}U_{i}U_{0}\sin[\theta_{1}(t) - \theta_{2}(t)]$ K_{m} 为乘法器的比例系数 (1/V) (2-46)



 $u_i(t)$

2.5 并网逆变器控制中的锁相技术

2.5.2 锁相环的基本实现方法

 $u_d(t)$

1) 乘法鉴相器

乘法器

图2-35 采用乘法器

构成的鉴相器结构

 $u_0(t)$



若设式(2-48)所对应正弦曲线过零点处的斜率为 K_d ,则 K_d 称为鉴相器的**灵 敏度或鉴相器的线性化增益系数**(V/rad),其数值为:

$$K_{d} = \frac{du_{d}}{d\theta_{e}}\Big|_{\theta_{e}=0} = \frac{d}{d\theta_{e}} \left(U_{d} \sin \theta_{e}\right)\Big|_{\theta_{e}=0} = U_{d}$$

2020/4/12



2.5.2 锁相环的基本实现方法1) 乘法鉴相器

式(2-49)表明, K_d 在数值上与鉴相器的输出电压振幅 U_d 相等。因此,式(2-40)又可写成以下形式:

$$u_d(t) = K_d \sin \theta_e(t) \tag{2-50}$$

显然, 式(2-50)就是鉴相器的数学模型, 其结构如下图所示:

$$\begin{array}{c|c} \theta_1(t)_+ & \theta_e(t) \\ \hline \\ \theta_2(t) \end{array} \quad K_d \sin(\cdot) \quad K_d \sin\theta_e(t) \\ \hline \\ \theta_2(t) \end{array}$$

图2-36正弦鉴相器的模型



2.5.2 锁相环的基本实现方法

2) 压控振荡器

作用:完成电压/频率的变换,即压控振荡器的输出信号频率与误差电压*u_d(t*)大小成**正比**

压控振荡器特性:瞬时频率 $\omega_V(t)$ 与控制电压 $u_C(t)$ 的特性曲线 (月

ω₀为**固有振荡角频率**

(未加控制电压而仅有静态偏压时的振荡角频率)

$$\omega_{v}(t) = \omega_0 + K_0 u_c(t) \tag{2-51}$$

<u>an</u><u>u</u>_c

图2-37 压控振荡器特性曲线

其中, K₀称为压控振荡器的控制灵敏度或增益 系数[rad / (v·s)] 在锁相环路中, 压控振荡器输出对鉴相器起作用

的**不是瞬时角频率**,而是**它的瞬时相位**,此瞬时 相位可由式(2-51)求得,即:

$$\omega_{v}(t)dt = \omega_{0}t + K_{0}\int_{0}^{t}u_{c}(t)dt \qquad (2-52)$$

2020/4/12


2.5.2 锁相环的基本实现方法2) 压控振荡器

以 $\omega_0 t$ 为参考的输出瞬时相位为:

$$\theta_2(t) = K_0 \int_0^t u_c(t) d(t)$$
 (2-53)

采用微分算子的倒数表示

$$\theta_2(t) = K_0 \frac{u_c(t)}{p}$$
(2-54)

可见,压控振荡器在锁相环路中**起了一次积分作用**,即压控振荡器实际上 是锁相环路中的<mark>固有积分环节</mark>,其模型结构如图:

$$\frac{u_c(t)}{K_0 / p} \xrightarrow{\theta_2(t)}$$

图2-38 压控振荡器模型



2.5.2 锁相环的基本实现方法

3) 环路滤波器

- 作用:用来**滤除**鉴相器输出信号中**二次谐波分量和噪声**,其通常采用 线性滤波器设计
- 若不考虑电路的初始扰动,则基于频域表述的环路滤波器输出、 输入 关系为:

 $U_{c}(s) = F(s)U_{d}(s)$ (2-55) 其中, F(s)为环路滤波器的传递函数 $u_c(t) = \int_{\Omega} u_d(\tau) f(t-\tau) d\tau$ (2-56)利用时域卷积公式: $u_c(t) = F(p)u_d(t)$ 使用微分算子来描述: (2-57) $u_c(t)$ $u_d(t)$

以时域描述的环路滤波器的模型结构图:

F(p)

图2-39 环路滤波器模型



2.5.2 锁相环的基本实现方法

▶2.乘法鉴相法锁相环路的基本相位方程

将乘法鉴相器、压控振荡器、环路滤波器模型图按照<mark>闭环控制结构</mark>连接 起来,就构成了锁相环路的<mark>相位反馈系统</mark>:



图2-40 锁相环路的相位反馈系统结构

由图2-40可得相位反馈系统的输出信号相位方程:

$$\theta_{e}(t) = \theta_{1}(t) - \theta_{2}(t) = \theta_{1}(t) - K_{0}K_{d}F(p)\frac{1}{p}\sin\theta_{e}(t)$$
 (2-58)

对上式两端微分,可得锁相环路的基本相位方程为:

$$\frac{d\theta_e(t)}{dt} + K_0 K_d F(p) \sin \theta_e(t) = \frac{d\theta_1(t)}{dt}$$
(2-59)



2.5.2 锁相环的基本实现方法



- ✓ 基本相位方程完整地描述了输入信号与压控振荡器输出信号之间的 相位差θ_e(t)从环路闭合的那一瞬间起的时域变化关系。
- ✓ 基本相位方程给出了环路输入瞬时相位θ₁(t)与输出瞬时相位θ₂(t)之间 的关系,而并不是给出了输入电压u₁(t)与输出电压u₀(t)之间的关系。 由于锁相环路实际上是一个基于相位的闭环系统,因此只要研究锁 相环路的基本相位方程,就能获得这个系统的完整性能。
- ✓ 基本相位方程是非线性微分方程,其阶数取决于环路滤波器的F(p)。
- ✓ 基本相位方程是在不考虑干扰作用并且内部参数为常数的条件下导出的。



 $\left[\omega_{i}t + \theta_{i}(t)\right] = \omega_{0}t + \theta_{1}(t) \quad (2-43)$

2.5.2 锁相环的基本实现方法

▶3.锁相环路的锁定问题

当锁相环路输入一个<mark>频率和相位不随时间</mark>变化的信号时,即: $u_i(t) = U_i \sin[\omega_i t + \theta_i(t)]$

由于 ω_i 与 θ_i 是不随时间变化的量,则由式 (2-43) 微分得:

$$\frac{d\theta_1(t)}{dt} = \omega_i - \omega_0 = \Delta \omega_0 \qquad (2-60)$$

将式 (2-60) 代入基本相位方程式 (2-59),得: $\frac{d\theta_e(t)}{dt} + K_0 K_d F(p) \sin \theta_e(t) = \Delta \omega_0 \qquad (2-61)$

其中,左边第一项表示环路的<mark>瞬时频差,</mark>左边第二项是称之为<mark>控制频差</mark>

假如通过环路的控制作用,能够使**控制频差**逐渐变化至**固有频差\Delta \omega_0**, 则**瞬时频差将趋向于零**,即有: $\lim_{t} \frac{d\theta_e(t)}{t} = 0$ (2-62)



2.5.2 锁相环的基本实现方法

锁相环的一个重要特性:

在进入锁定状态之后,压控振荡器的频率被<mark>锁定</mark>在输入信号的频率上, 即:

$$\omega_v - \omega_0 = \Delta \omega_0 = \omega_i - \omega_0$$
 $\omega_v = \omega_i$

当满足式(2-62)时:
$$\begin{cases}
 \theta_e(t)
 为固定值
 K_dsin\theta_e(t)
 为一恒定的直流信号
 p=j\omega=0 代入F(P)$$

环路滤波器对直流的传输特性: $K_0 K_d F(0) \sin \theta_{e\infty} = \Delta \omega_0$ (2-63)

其中, $K_0K_dF(0)$ 为环路的**直流总增益**(l/s)

$$\Rightarrow \quad \theta_{e\infty} = \sin^{-1} \frac{\Delta \omega_0}{K_0 K_d F(0)}$$



2.5.3 三相软件锁相环技术

- **基本原理**:在锁相环控制思路基础上,对三相系统进行静止坐标变换到旋转坐标系的变换,利用旋转坐标系的同步锁定来实现三相锁相环的控制。
- 典型:单同步坐标系软件锁相环——SSRF-SPLL

当电网平衡时,电网电压只存在正序分量,此时,两相静止αβ坐标系和 同步dq坐标系中的<mark>实际电压矢量U</mark>和锁相环输出电压矢量U_{spll}位置如下 图:

 $U_{\rm s}$ —

 $U_{\rm spll}$ -

θ**---**-

-实际电压矢量

锁相环的输出电压矢量

-实际电压矢量的矢量角度

-锁相环输出的电压矢量角度





2.5.3 三相软件锁相环技术



 $T_{3/2s}$ ——abc到αβ坐标系的变换 $T_{2s/2r}$ ——αβ到dq坐标系的变换 ω_0 —— U_{spll} 的旋转角速度 ω^* ——检测电压的额定频率 mod——相角 θ 的周期取为 2π

图2-42 SSRF-SPLL控制结构原理图

对电网电压进行Clark变换和Park变换的优势:可将三相静止坐标系中的 正弦量变换成两相同步旋转坐标系中的**直流量**,只要通过闭环控制使 $u_{sq}=0$ 即可实现锁相。 (2-64)

为进一步理解SSRF-SPLL原理,可分析如下:

假设电网电压为三相平衡电压,并令A相电压的 初始相位为0,则**三相电网电压**可分别表示为:

U---电网电压的有效值, ω_1 ---电网电压角频率

 $\begin{cases} u_{sa} = \sqrt{2}U\cos(\omega_{1}t) \\ u_{sb} = \sqrt{2}U\cos(\omega_{1}t - 2\pi/3) \\ u_{sc} = \sqrt{2}U\cos(\omega_{1}t + 2\pi/3) \end{cases}$



2.5.3 三相软件锁相环技术

首先,将三相电网电压由abc变换到αβ坐标系,再以d轴定向将αβ变换到 dq坐标系,可以分别得到:

$$\begin{bmatrix} u_{s\alpha} \\ u_{s\beta} \end{bmatrix} = \frac{2}{3} \begin{bmatrix} 1 & -1/2 & -1/2 \\ 0 & \sqrt{3}/2 & -\sqrt{3}/2 \end{bmatrix} \begin{bmatrix} u_{s\alpha} \\ u_{sc} \end{bmatrix} = U \begin{bmatrix} \cos \theta \\ \sin \theta \end{bmatrix}$$
(2-65)
$$\begin{bmatrix} u_{s\alpha} \\ u_{sq} \end{bmatrix} = \frac{2}{3} \begin{bmatrix} \cos \hat{\theta} & \sin \hat{\theta} \\ -\sin \hat{\theta} & \cos \hat{\theta} \end{bmatrix} \begin{bmatrix} u_{s\alpha} \\ u_{s\beta} \end{bmatrix} \quad \begin{array}{c} \theta - e R R e E E E B is F B is$$

其中, ω_o 为锁相环的<mark>估计频率</mark>, φ_e 为电网电压矢量实际相角与锁相环估计 相角的<mark>初始相位差。</mark>



2.5.3 三相软件锁相环技术		$\begin{bmatrix} u_{sd} \\ u_{sq} \end{bmatrix} = U \begin{bmatrix} c \\ s \end{bmatrix}$	$\cos[(\omega_1 - \omega_0)t + \varphi_e]]$ $\sin[(\omega_1 - \omega_0)t + \varphi_e]]$	(2-67)
	「当频率没有锁 ($\omega_o \neq \omega_1$)	定时 :)	u _{sq} 为一个交流分量	周囲
由式(2-67)分析可知: _ (dq坐标系以d轴定向)	当频率锁定而 定时: (<i>ω_o=a</i>	相位没有锁 ッ ₁ 、 <i>φ_e≠0</i>)	u_{sq} 为一个直流分量 直流分量大小与 φ_{d}	▋,其 "成正比
	当频率、相位 ($\hat{\theta} = \theta$ 、 ω_o	完全锁定时: ,=∞ ₁ 、φ _e ≠0)	$u_{sd} = U \square u_{sq} = 0$	

根据上述规律,只要通过原理图中基于*u_{sq}*输入的PI调节控制,即可实现 SSRF-SPLL控制,从而实现锁相。

由于SSRF-SPLL系统本身存在两个积分环节,因而对高频分量有较强的抑 制作用,因此,采用SSRF-SPLL方案,一般<mark>不需要增设滤波环节。</mark>



基本的设

计思路

2.5 并网逆变器控制中的锁相技术

2.5.4 单相软件锁相环技术

基于单

相变量

基于两相

正交变量

主要是通过类似乘法鉴相方案或者是通过基于输入信 号重构的自适应鉴相方案来实现单相锁相环控制。

主要是通过一定的算法由输入信号*u*_α构造出两相静止 坐标系下的另一相**正交信号***u*_β, 由*u*_α、*u*_β作为输入信 号,再**借鉴三相锁相环**的同步旋转坐标锁定原理实 现锁相环控制

1. 基于单相变量的单相软件锁相环方案



图2-47 基于**虚拟平均无功鉴相**的单 相软件锁相环控制结构 **基本实现原理**:假设**输入电压** e_i 的基波分量为 *Ucosθ*,相位估计值为 $\hat{\theta}$,借鉴**乘法鉴相器**原 理,定义另一准确锁相时与*Ucosθ*正交的变量 **虚拟电流**为 i_s =sin $\hat{\theta}$,并定义两者的乘积为 **虚拟无功功率**p,去除其中必有的2次谐波后 ,即为无功功率p的平均值,记为 \bar{P} ,当通过 闭环控制使 $\bar{P} = 0$ 时,则虚拟电流 i_s 将与输入 电压 e_i 的基波分量正交,从而实现相位锁定。



2.5.4 单相软件锁相环技术

具体分析如下,图中虚拟无功功率的表达式为: $p = U\cos\theta\sin\hat{\theta}$ (2-68) 利用三角函数公式,又可以表示为: $p = \frac{U}{2}\sin(\hat{\theta}-\theta) + \frac{U}{2}\cos(\hat{\theta}+\theta)$ (2-69) 采用低通滤波器对式上式中的无功功率交流量进行滤波,可以得到无功功 率的平均值 稳态时考虑: $\theta = \omega t + \phi$ $\hat{\theta} = \hat{\omega} t + \hat{\phi}$ $\hat{\omega} \cong \omega$ 其中上标 "^"表 示对应的估计值

显然,对于**足够小的相位偏差**,则有: $\bar{p} = \frac{U}{2}(\hat{\theta} - \theta)$ (2-70)

由此可以看出,若控制平均无功为0,则在稳态情况下, $\hat{\theta} = \theta$

缺点:由控制结构可以看出,由于采用了<mark>低通滤波器</mark>以获取平均无功功率,因此导致了<u>系统较大的**延迟**。</u>



2.5.4 单相软件锁相环技术

2. 基于两相正交变量的单相软件锁相环方案

基本思路: 设计关键在于针对输入信号的虚拟正交信号的获得,由此虚拟正交信号即可采用三相锁相环的基于同步坐标系的锁相环控制策略,以实现单相锁相环的控制



图2-49 基于延迟法虚拟两相的 单相软件锁相环控制结构 **基本实现原理:** 90°延时模块用来产生与输入电网电压信号 u_{g} 相差90°的电压信号 u_{a} ,并构成静止正交坐标系,再通过Park变换得到同步旋转坐标系中的虚拟电压矢量的d,q分量 u_{d} 、 u_{g} ,当通过闭环控制使 $u_{d}=0$ 时,输入信号得以锁相

- ✓ 通过延迟单元将电网电压延迟90°,以获得虚 拟的u_β信号,降低了锁相环的响应速度
- ✓ 在输入电压畸变的情况下将会将谐波引入到控制环路中,降低了控制环的锁相控制性能



2.5.5 锁相环控制参数整定

以**单同步坐标系软件锁相环**为例,讨论其控制器<u>的参</u>数整定问题:



图2-42 SSRF-SPLL控制结构原理图

如上图所示,在SSRF-SPLL系统中,有:

$$\begin{bmatrix} u_{sd} \\ u_{sq} \end{bmatrix} = U \begin{bmatrix} \cos(\theta - \hat{\theta}) \\ \sin(\theta - \hat{\theta}) \end{bmatrix} = U \begin{bmatrix} \cos \Delta \theta \\ \sin \Delta \theta \end{bmatrix} \quad (2-71)$$

采用 $u_q=0$ 的闭环控制,令调节器传递函数为:

 $PI(s) = K_{SPLL}(sT_{SPLL} + 1) / sT_{SPLL}$



2.5.5 锁相环控制参数整定

